



MINISTÉRIO DA EDUCAÇÃO
SECRETARIA DE EDUCAÇÃO PROFISSIONAL E TECNOLÓGICA
CENTRO FEDERAL DE EDUCAÇÃO TECNOLÓGICA DE BAMBUÍ
GABINETE DO DIRETOR-GERAL

Fazenda Varginha – Km 05 – Rodovia Bambuí/Medeiros – CAIXA POSTAL: 05 Bambuí-MG CEP 38900-000
TEL: (37) 3431-4910 / FAX: (37) 3431-4954 / e-mail: gabinete@cefetbambui.edu.br – www.cefetbambui.edu.br

RETIFICAÇÃO DO EDITAL N° 53/2008

Em 27 de outubro de 2008

Fica acrescido ao **EDITAL N° 53**, de 17 de outubro de 2008, o seguinte subitem:

“2.3.5 - Os candidatos que preencherem os requisitos prescritos do artigo 1º do Decreto nº 6.593/08, poderão requerer a isenção da taxa de inscrição.”

No item 3.1, onde se lê:

“3.1 - A remuneração inicial para Carreira de Professor do Ensino Básico, Técnico e Tecnológico em regime de Dedicção Exclusiva (DE) classe D1, é de R\$3.787,66 (Três mil, setecentos e oitenta e sete reais e sessenta e seis centavos) para titulação de Mestre e de R\$5.701,22 (Cinco mil, setecentos e um reais e vinte e dois centavos) para titulação de Doutor. Referência: setembro de 2008. Soma-se a estes valores os auxílios alimentação, transporte e pré-escolar, obedecidas às normas que regulam as respectivas matérias.”

Leia-se:

“3.1 - A remuneração inicial para Carreira de Professor do Ensino Básico, Técnico e Tecnológico em regime de Dedicção Exclusiva (DE) classe D1, é de R\$3.587,66 (Três mil, quinhentos e oitenta e sete reais e sessenta e seis centavos) para titulação de Mestre e de R\$5.701,22 (Cinco mil, setecentos e um reais e vinte e dois centavos) para titulação de Doutor. Referência: setembro de 2008. Soma-se a estes valores os auxílios alimentação, transporte e pré-escolar, obedecidas às normas que regulam as respectivas matérias.”

No Anexo I, onde se lê:

Titulação Exigida	Área	Temas	Nº de Vagas
Graduação em Ciência da Computação, Engenharia da Computação, Sistemas de Informação ou Tecnologia em Informática e Mestrado ou Doutorado em qualquer área	Eletrônica Digital	1 – Circuitos de chaveamento com transistores 2 – Flip-Flop 3 – Características do transistor 4 – Características das famílias lógicas 5 – Arranjos lógicos programáveis	1
Graduação em Ciência da Computação, Engenharia da Computação, Sistemas de Informação ou Tecnologia em Informática e Mestrado ou Doutorado em qualquer área	Engenharia de Software	1 – Processo único de modelagem UML 2 – Qualidade de software 3 – Usabilidade de software para Internet 4 – Técnicas e testes de software 5 – Gerência de projeto de software	1

Graduação em Ciência da Computação, Engenharia da Computação, Sistemas de Informação ou Tecnologia em Informática e Mestrado ou Doutorado em qualquer área	Programação para Internet	1 – AJAX 2 – Padrões de projeto com Java 3 – J2EE 4 – Struts 5 – Hibernate	1
--	---------------------------	--	---

Leia-se:

Titulação Exigida	Área	Temas	Nº de Vagas
Graduação em Ciência da Computação, Engenharia da Computação, Sistemas de Informação ou qualquer curso de Tecnologia na área de Informática e Mestrado ou Doutorado em qualquer área	Eletrônica Digital	1 – Circuitos de chaveamento com transistores 2 – Flip-Flop 3 – Características do transistor 4 – Características das famílias lógicas 5 – Arranjos lógicos programáveis	1
Graduação em Ciência da Computação, Engenharia da Computação, Sistemas de Informação ou qualquer curso de Tecnologia na área de Informática e Mestrado ou Doutorado em qualquer área	Engenharia de Software	1 – Processo unificado de modelagem e UML 2 – Qualidade de software 3 – Usabilidade de software para Internet 4 – Técnicas e testes de software 5 – Gerência de projeto de software	1
Graduação em Ciência da Computação, Engenharia da Computação, Sistemas de Informação ou qualquer curso de Tecnologia na área de Informática e Mestrado ou Doutorado em qualquer área	Programação para Internet	1 – AJAX 2 – Padrões de projeto com Java 3 – J2EE 4 – Struts 5 – Hibernate	1

Registre-se. Publique-se.

FLÁVIO VASCONCELOS GODINHO
Diretor-Geral – Port. MEC 837/2007